**Денисенко, Виктор Васильевич. Методы моделирования СБИС с использованием полунатурной модели МОП-транзистора : диссертация ... доктора технических наук : 05.27.01 / Денисенко Виктор Васильевич; [Место защиты: Юж. федер. ун-т].- Таганрог, 2010.- 353 с.: ил. РГБ ОД, 71 11-5/251**