**Полилова, Татьяна Алексеевна.**
Система трехуровневой управляемой виртуальной памяти УВП-3 : диссертация ... кандидата физико-математических наук : 01.01.10. - Москва, 1984. - 115 с. : ил.

## Оглавление диссертациикандидат физико-математических наук Полилова, Татьяна Алексеевна

Введение

Глава I. Система УВП-3: концепции и возможности

1.1. Использование управляемой виртуальной памяти в языках высокого уровня

1.2. Организация и основные понятия УВП

1.3. Проблема накладных расходов при работе с виртуальной памятью.

1.4. .Управление доступом к информации, находящейся в буферной области

1.5. Средства управления буферной областью

1.5.1. Процедура inbuf

1.5.2. Процедура оотвиб

1.5.3. Процедура free

1.5.4. Выделение буфера

1.5.5. Операция загрузки буфера

1.5.6. Пример программы, использующей средства управления буферной областью

Глава 2. Средства отладки программ в системе УВП

2.1. Инструментальные системы отладки

2.2. Основные возможности отладки программ в системе УВП

2.3. Язык диалоговой и пакетной отладки

2.3.1. Описание контролируемых точек .62,

2.3.2. Условные контролируемые точки

2.3.3. Кратные контролируемые точки

2.3.4. Ограничение области контроля

2.3.5. Правило уточнения имен

2.3.6. Описание отладочных действий

2.3.7. Работа с двумерными массивами

2.4. Задание на отладку в пакетном режиме

2.5. Язык работы с архивом результатов отладки

2.5.1. Запись информации в архив

2.5.2. Команда ИДИ.

2.5.3. Команды СТОП и ГДЕ.

2.5.4. Команды ВЫВЕСТИ и ПЕЧАТАТЬ

2.5.5. Условный оператор

2.5.6. Описание контролируемых точек

2.5.7. Команды ассоциативного поиска

2.5.8. Команда СЛЕЩИ

2.5.9. Получение профиля

2.5.10. Распечатка истории выполнения операторов

2.5.11. Распечатка истории нарушений управления виртуальной памятью

2.5.12. Распечатка статистики

2.5.13. Диалоговый и пакетный режимы работы с архивом

Глава 3. Реализация системы УВП-3 и средств отладки

3.1. Административная система и ее функции

3.1.1. Начальная настройка АС

3.1.2. Обеспечение динамической работы с виртуальной памятью

3.1.3. Вызов программных сегментов

3.1.4. Прямой обмен с внешней памятью

3.1.5. Вызов нерезидентной интерпретирующей системы.

3.1.6. Переименование массивов

3.2. Реализация административной системы

3.2.1. Структура АС

3.2.2. Аппарат замены нерезидентных листов АС

3.3. Реализация средств отладки

3.3.1. Реализация контролируемых точек

3.3.2. Взаимодействие отладчика и АС

3.3.3. Общая схема работы отладчика

3.3.4. Эффективность системы отладки

3.4. Схема реализации архива результатов отладки