**Тодорова, Эмилия Стойчева. Архитектура процессора, ориентированного на эффективное выполнение компилированных пролог-программ : автореферат дис. ... кандидата технических наук : 05.13.13 / С.-Петербург. гос. электротехн. ун-т.- Санкт-Петербург, 1993.- 16 с.: ил. РГБ ОД, 9 93-3/1899-2**