**Горянкин, Андрей Владимирович. Верификация проектов аппаратных средств ЭВМ на основе параллельных описаний : автореферат дис. ... кандидата технических наук : 05.13.13 / С.-Петербург. электротехн. ин-т им. В. И. Ульянова.- Санкт-Петербург, 1992.- 16 с.: ил. РГБ ОД, 9 92-4/2245-2**