**Ивакин, Валерий Васильевич. Разработка метода топологического проектирования монтажных плат радиоэлектронных устройств систем управления : автореферат дис. ... кандидата технических наук : 05.12.13;05.13.12.- Санкт-Петербург, 1995.- 16 с.: ил. РГБ ОД, 9 95-2/711-8**