**Вертянов Денис Васильевич. Исследование и разработка технологических процессов внутреннего монтажа бескорпусных микросхем на основе полиимидных микроструктур для производства высокоинтегрированных микросборок: автореферат дис. ... кандидата Технических наук: 05.27.06 / Вертянов Денис Васильевич;[Место защиты: ФГАОУ ВО «Национальный исследовательский университет «Московский институт электронной техники»], 2020**