**Харитонов, Михаил Юрьевич. Параллельные алгоритмы и методы верификации аппаратных средств вычислительной техники : автореферат дис. ... кандидата технических наук : 05.13.13 / Санкт-Петербург. гос. электротехн. ун-т им. В. И. Ульянова.- Санкт-Петербург, 1997.- 16 с.: ил. РГБ ОД, 9 97-4/3271-0**