**Стотланд, Ирина Аркадьевна. Методика комплексной функциональной верификации модулей системного обмена микропроцессорных вычислительных комплексов : диссертация ... кандидата технических наук : 05.13.15 / Стотланд Ирина Аркадьевна; [Место защиты: Моск. гос. техн. ун-т радиотехники, электроники и автоматики].- Москва, 2012.- 225 с.: ил. РГБ ОД, 61 12-5/4052**