**Стрекалов Юрий Анатольевич. Разработка методов моделирования параллельно-конвейерных нейросетевых структур для высокоскоростной цифровой обработки сигналов : Дис. ... канд. техн. наук : 05.13.18 Ставрополь, 2006 293 с. РГБ ОД, 61:06-5/1690**