**Быстрицкий, Алексей Викторович. Проектирование структуры межсоединений программируемых логических интегральных схем : диссертация ... кандидата технических наук : 05.27.01 / Быстрицкий Алексей Викторович; [Место защиты: Воронеж. гос. техн. ун-т].- Воронеж, 2012.- 143 с.: ил. РГБ ОД, 61 12-5/1409**