**Путря Федор Михайлович. Исследование и разработка методов увеличения производительности интегральных схем многоядерных микропроцессоров на основе повышения эффективности коммутационной логики : диссертация ... кандидата технических наук : 05.27.01 / Путря Федор Михайлович; [Место защиты: Моск. гос. ин-т электронной техники].- Москва, 2009.- 162 с.: ил. РГБ ОД, 61 09-5/1758**