**Дьячков Юрий Владимирович. Разработка моделей и алгоритмов функциональной верификации при проектировании программируемых логических интегральных схем : диссертация ... кандидата технических наук : 05.13.12 / Дьячков Юрий Владимирович; [Место защиты: Воронеж. гос. техн. ун-т].- Воронеж, 2010.- 140 с.: ил. РГБ ОД, 61 10-5/1517**