**Питолин, Владимир Михайлович. Алгоритмизация и моделирование надежностного схемотехнического проектирования аналоговых микроэлектронных устройств в рамках интегрированной САПР : автореферат дис. ... доктора технических наук : 05.13.12 / Воронеж. гос. техн. ун-т.- Воронеж, 1997.- 32 с.: ил. РГБ ОД, 9 98-2/1929-7**