**Паниткин Дмитрий Витальевич. Риск-модели процессов атак "сканирование портов" компьютерных систем: синтез и управление : диссертация ... кандидата технических наук : 05.13.19 / Паниткин Дмитрий Витальевич; [Место защиты: Воронеж. гос. техн. ун-т].- Воронеж, 2008.- 136 с.: ил. РГБ ОД, 61 09-5/753**