**Сидиряков, Евгений Витальевич. Методы и средства обработки входных величин микропроцессорных устройств релейной защиты : автореферат дис. ... кандидата технических наук : 05.14.02 / Ленингр. техн. ун-т.- Ленинград, 1991.- 20 с.: ил. РГБ ОД, 9 91-4/3179-3**