**Байда, Юрий Владимирович. Методы разработки и тестирования аппаратных потактовых моделей микропроцессоров на программируемых логических интегральных схемах : диссертация ... кандидата технических наук : 05.13.05 / Байда Юрий Владимирович; [Место защиты: Ин-т электрон. упр. машин им. И.С. Брука].- Москва, 2013.- 131 с.: ил. РГБ ОД, 61 13-5/2713**