**Топалян, Нерсес Карапетович. Разработка метода расчета и построения структурных схем аналоговых управляемых резисторов на длительные времена интегрирования : автореферат дис. ... кандидата технических наук : 05.13.05.- Ереван, 1992.- 23 с.: ил.**