**Гаращенко Антон Витальевич. Разработка методики и алгоритмов верификации гетерогенных многоядерных систем на основе графовой модели иерархии когерентной кэш-памяти;[Место защиты: ФГАОУ ВО «Национальный исследовательский университет «Московский институт электронной техники»], 2021**