**Шевнина Юлия Сергеевна. Теоретические основы построения смарт-структур для управления автоматизированными производственными процессами в микроэлектронике;[Место защиты: ФГАОУ ВО «Национальный исследовательский университет «Московский институт электронной техники»], 2021**