**Мосин Сергей Геннадьевич. Методология автоматизации тестопригодного проектирования аналого-цифровых интегральных схем;[Место защиты: ФГБОУ ВО «Рязанский государственный радиотехнический университет имени В.Ф. Уткина»], 2021**