**Будяков Петр Сергеевич. Разработка и исследование схемотехнических методов улучшения основных динамических параметров bjt ip модулей и аналоговых микросхем для устройств автоматики и вычислительной техники: диссертация ... кандидата технических наук: 05.13.05 / Будяков Петр Сергеевич;[Место защиты: Южный федеральный университет].- Ростов-на-Дону, 2014.- 201 с.**