**Васильев Алексей Юрьевич. Подсистема автоматизированного иерархического технологически инвариантного проектирования топологии макроблоков КМОП СБИС: диссертация ... кандидата технических наук: 05.13.12 / Васильев Алексей Юрьевич;[Место защиты: Санкт-Петербургский государственный электротехнический университет "ЛЭТИ" им. В.И. Ульянова (Ленина)].- Санкт-Петербург, 2015.- 165 с.**