**Тиунчик, Александр Александрович. Иерархический метод построения параллельных форм вычислительных алгоритмов для отображения на матричные процессоры с систолической архитектурой : автореферат дис. ... кандидата физико-математических наук : 01.01.07 / Объед. ин-т ядерных исследований.- Дубна, 1995.- 16 с.: ил. РГБ ОД, 9 95-3/3908-1**